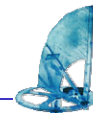




REC 2014 *X Jornadas sobre Sistemas Reconfiguráveis*
Vilamoura, Algarve, Portugal - 13 de abril de 2014

precedendo o 10th International
Symposium on Applied
Reconfigurable Computing



ARC 14 a 16 de abril

Chamada de Trabalhos

Comissão organizadora
José Carlos Alves (UP)
Manuel Gericota (ISEP)

Comité Científico

Ana Antunes (IPS)
André Fidalgo (ISEP)
Anikó Costa (UNL)
António Ferrari (UA)
António Esteves
(UMinho)
Arnaldo Oliveira (UA)
Fernando Gonçalves (UL)
Gabriel Falcão (UC)
José Gabriel Coutinho
(Imperial, London)
Helena Sarmiento (UL)
Horácio Neto (UL)
Iouliia Skliarova (UA)
João Bispo (UL)
João Lima (UAlg)
João Canas Ferreira (UP)
João M. P. Cardoso (UP)
Jorge Lobo (UC)
José Augusto (UL)
José Carlos Metrólho
(IPCB)
José Silva Matos (UP)
Leonel Sousa (UL)
Luis Cruz (UC)
Luis Gomes (UNL)
Luis Nero (UA)
Marco Gomes (UC)
Mário Calha (UC)
Mário Véstias (ISEL)
Morgado Dias
(UMadeira)
Nuno Roma (UL)
Orlando Moreira
(Ericsson)
Paulo Flores (UL)
Paulo Teixeira (UL)
Pedro C. Diniz (USC,
USA)
Ricardo Machado
(UMinho)
Ricardo Chaves (UL)
Rui Marcelino (UAlg)
Valeri Skliarov (UA)

As X Jornadas sobre Sistemas Reconfiguráveis (REC 2014) têm como objetivo reunir a comunidade científica nacional com atividade e interesses em torno dos sistemas (eletrónicos) reconfiguráveis, com ênfase para os dispositivos digitais programáveis designados por FPGA (*Field Programmable Gate Array*).

No 10º aniversário das Jornadas será retomado o formato da primeira edição, concentrando o programa num único dia, com a apresentação de comunicações de vários tipos sobre trabalhos consolidados ou em curso, ou novas ideias ou experiências. O objetivo é promover o conhecimento e o debate de ideias e de casos entre os membros da comunidade científica nacional com interesse na área, potenciando possíveis colaborações futuras, bem como proporcionar um espaço para a integração de novos membros no ambiente científico.

Os tópicos de interesse abrangem todos os aspetos ligados à conceção, projeto, implementação, teste, aplicações e ensino de sistemas reconfiguráveis, incluindo, mas não estando limitados a:

- Metodologias de projeto
- Ferramentas de apoio ao projeto
- Arquiteturas de sistemas e de dispositivos
- Sistemas embutidos
- Computação de alto desempenho
- Aplicações de processamento digital de sinal
- Teste e verificação
- Tolerância a falhas
- Prototipagem e emulação de hardware
- Reconfiguração (parcial) dinâmica
- Aplicações (científicas e industriais)
- Estudo de casos
- Utilização no ensino

A língua oficial das Jornadas é o português, mas os autores são convidados a submeter trabalhos escritos em português ou em inglês, originais ou não.

Os tipos de comunicações aceites nas Jornadas são:

- Artigos longos, descrevendo trabalhos consolidados, nomeadamente de estudantes de mestrado ou doutoramento, ou desenvolvidos no âmbito de projetos em fase de conclusão (até 8 páginas);
- Artigos curtos, apresentando trabalhos em curso, nomeadamente de estudantes de mestrado ou doutoramento, ou realizadas no âmbito de projetos em fase de desenvolvimento (até 4 páginas);
- Pósteres, apresentando projetos em fase inicial, ideias para propostas de projeto, metodologias de ensino ou outras (até 2 páginas).

Os trabalhos deverão ser submetidos utilizando o formato comum nas publicações do IEEE, com páginas em formato A4 a duas colunas. Para mais informação, solicita-se a consulta da página da conferência. Todos os trabalhos aceites deverão ser apresentados por um dos autores, devendo a versão submetida para publicação ser acompanhada de uma inscrição.

- **Data limite para submissão:**
1 de dezembro de 2013
- **Submissão da versão final:**
1 de março de 2014
- **Notificação dos autores:**
3 de fevereiro de 2014
- **Registo a custo reduzido:**
22 de março de 2014

Informações adicionais: <http://www.fe.up.pt/rec2014> **Email:** rec2014@easychair.org