



REC 2014

Programa

X Jornadas sobre Sistemas Reconfiguráveis

13 de abril de 2014

Vilamoura - Algarve

U. PORTO
FEUP FACULDADE DE ENGENHARIA
UNIVERSIDADE DO PORTO

isep Instituto Superior de
Engenharia do Porto

 **UAAlg**
UNIVERSIDADE DO ALGARVE

Organizadores:
José Carlos Alves
Manuel Gericota

Programa

9h00 Registo

9h15 Sessão de abertura

9h30 1ª sessão – **Cálculo e Reconfiguração**

Building Reconfigurable Systems Using Open Source Components (L)

José T. de Sousa, Carlos A. Rodrigues, Nuno Barreiro, João C. Fernandes

Floating-Point Single-Precision Fused Multiplier-adder Unit on FPGA (L)

Wilson José, Ana Rita Silva, Horácio Neto, Mário Véstias

10h30 Pausa para café

11h00 2ª sessão – **Linguagens e Otimização**

Using SystemC to Model and Simulate a Many-Core Architecture for LU Decomposition (L)

Ana Rita Silva, Wilson José, Horácio Neto, Mário Véstias

Comparando a geração de hardware a partir de uma Linguagem de Domínio Específico à uma abordagem de Síntese de Alto Nível a partir de C (S)

Cristiano B. de Oliveira, João M. P. Cardoso, Eduardo Marques

A Design Space Exploration tool for combine code transformations and cache configuration for a open-source softcore processor (S)

Luiz G. A. Martins, Cristiano B. de Oliveira, Erinaldo Pereira, Eduardo Marques

A DSE Example of Using LARA for Identifying Compiler Optimization Sequences (S)

Ricardo Nobre, João M. P. Cardoso, José C. Alves

12h30 Almoço

14h30 Apresentação convidada

FP7 HARNESS: Managing Heterogeneous Resources for the Cloud

José Gabriel Coutinho – Investigador Associado - Imperial College London

15h45 Pausa para café

16h15 3ª sessão – **Comunicações de dados**

Design and Verification of a Multi-Port Networked Test and Debug Core (L)

João C. Fernandes, José T. de Sousa

Serial Peripheral Interface (SPI) Master Evaluation in FPGA for ATLAS Tile Calorimeter High Voltage Control System (S)

José Alves, Guiomar Evans, José Soares Augusto, José Silva, Luís Gurriana, Agostinho Gomes

An FPGA-based Fine-grained Data Synchronization for Pipelining Computing Stages (S)

Ali Azarian, João M. P. Cardoso

Suporte de Comunicação para Controladores Distribuídos Desenvolvidos em Redes de Petri (S)

Rogério Campos-Rebelo, Edgar M. Silva, Filipe Moutinho, Pedro Maló, Anikó Costa, Luís Gomes

17h45 Sessão de encerramento das Jornadas

Dia 14 Sessão plenária extra-programa

(em conjunto com a ARC 2014 - 10th International Symposium on Applied Reconfigurable Computing)

9h00 Apresentação convidada

Technologies and Platforms for Cyberphysical Systems

Giovanni De Micheli - Professor, IEEE Fellow, ACM Fellow - Institute of Electrical Engineering and of the Integrated Systems Centre- EPF Lausanne - Switzerland

REC 2014